



# 中华人民共和国国家标准

GB/T 36614—2018

## 集成电路 存储器引出端排列

Integrated circuits—Memory devices pin configuration

(IEC 61964:1999,MOD)

2018-09-17 发布

2019-01-01 实施



国家市场监督管理总局  
中国国家标准化管理委员会 发布

## 目 次

前言 .....	I
1 范围 .....	1
2 规范性引用文件 .....	1
3 术语和定义、符号 .....	1
3.1 术语和定义 .....	1
3.2 符号 .....	5
4 引出端排列 .....	6
4.1 集成电路动态读写存储器 .....	6
4.2 集成电路同步动态读写存储器 .....	6
4.3 集成电路静态存储器 .....	6
4.4 集成电路电可擦除可编程只读存储器 .....	6

## 前 言

本标准按照 GB/T 1.1—2009 给出的规则起草。

本标准使用重新起草法修改采用 IEC 61964:1999《集成电路 存储器引出端排列》。

本标准与 IEC 61964:1999 的技术性差异及其原因如下：

——关于规范性引用文件，本标准做了具有技术性差异的调整，以适应我国的技术条件，调整的情况集中反应在第 2 章“规范性引用文件”中，具体调整如下：

- 用 GB/T 9178—1988 代替了 IEC 60748；
- 用等同采用国际标准的 GB/T 16464—1996 代替了 IEC 60748-1:1984；
- 增加引用了 GB/T 7092—1993。

——关于术语、定义和符号，具体调整如下：

- 引用了标准 GB/T 9178—1988 界定的术语和定义；
- 增加了术语和定义“或非型快闪存储器(见 3.1.3.9)”、“与非型快闪存储器(见 3.1.3.10)”、“双列直插封装(3.1.5.3)”、“无引出端芯片封装”(见 3.1.5.9)、“薄型双侧扁平无引出端封装”(见 3.1.5.7)、“小外形封装”(见 3.1.5.6)、“小外形集成电路封装”(见 3.1.5.4)；
- 将符号单列到 3.2。

——删除了 4.4、4.5、4.6 和 4.8(见 IEC 61964—1999 中 4.4、4.5、4.6 和 4.8)；

——增加了表 8 和表 9。

本标准做了下列编辑性修改：

——表 1~表 7 中的器件长度和引出端节距的单位修改成国际制单位。

请注意本文件的某些内容可能涉及专利。本文件的发布机构不承担识别这些专利的责任。

本标准由中华人民共和国工业和信息化部提出。

本标准由全国半导体器件标准化技术委员会(SAC/TC 78)归口。

本标准起草单位：工业和信息化部电子第五研究所、深圳市国微电子股份有限公司、中科院微电子所。

本标准主要起草人：来萍、师谦、雷登云、刘妙、何春华、腾瑞、侯波、恩云飞。